**КОП** - код операции

**Блок интерфейса с магистралью** - один из основных блоков Intel-386, обеспечивающий интерфейс между МП и его окружением

**Микропроцессор** - процессор (устройство, отвечающее за выполнение арифметических, логических операций и операций управления, записанных в машинном коде), реализованный в виде одной микросхемы или комплекта из нескольких специализированных микросхем.

**Суперскалярный процессор** - процессор, поддерживающий так называемый параллелизм на уровне инструкций (то есть, процессор, способный выполнять несколько инструкций одновременно) за счёт включения в состав его вычислительного ядра нескольких одинаковых функциональных узлов (таких как АЛУ, FPU, умножитель (integer multiplier), сдвигающее устройство (integer shifter) и другие устройства).

**Архитектура процессора** — это совместимость с определённым набором команд (Intel x86), их структуры (система адресации, набор регистров) и способа исполнения (счётчик команд)

**Архитектура процессора** — это некий набор свойств и качеств, присущий целому семейству процессоров

**Регистр** — это устройство временного хранения данных, используется с целью облегчения арифметических, логических и пересылочных операций.

**Вычислительная техника (computing)** — техника, использующаяся для вычислений

**Электронно-вычислительная машина (сокращённо ЭВМ)** — комплекс технических, аппаратных и программных средств, предназначенных для автоматической обработки информации, вычислений, автоматического управления.

**Селектор** — значение, помещаемое в сегментные регистры

**Дескриптор** — это 8-байтная единица описательной информации, распознаваемая устройством управления памятью в защищенном режиме, хранящаяся в дескрипторной таблице.

**Дескрипторные таблицы** — служебные структуры данных, содержащие дескрипторы сегментов

**Табулятор** — электромеханическая машина, предназначенная для автоматической обработки (суммирования и категоризации) числовой и буквенной информации, записанной на перфокартах, с выдачей результатов.

**Машинный язык** — система команд (набор кодов операций) конкретной вычислительной машины, которая интерпретируется непосредственно процессором или микропрограммами этой вычислительной машины.